

概述

MT3101 是单线归零码三通道 LED（发光二极管显示器）恒流驱动控制芯片，采用 300/900ns 单线归零码通讯协议。

MT3101 芯片内部集成有单线归零码数字接口、数据锁存器、LED 输出恒流驱动、电源稳压模块、内置 RC 振荡器、输出数据自动整形转发等电路。

MT3101 芯片通过外围 MCU 控制实现该芯片的单独辉度、级联控制等实现户外大屏的彩色点阵发光控制。本产品性能优良，质量可靠。

特点

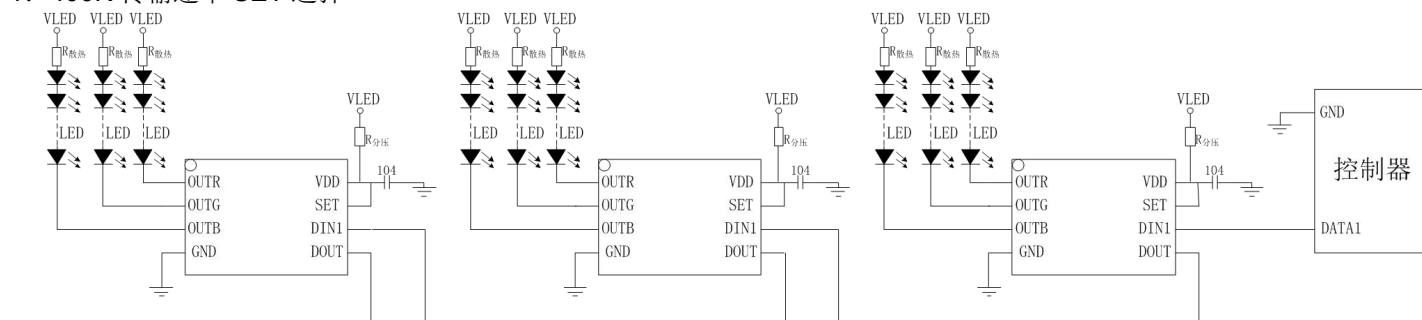
- 输出端口耐压 >26 V
- 芯片内置稳压管，电源端需串电阻到 IC VDD 脚，无需外加稳压管
- PWM 辉度调节电路（256 级辉度可调），扫描频率 1KHZ
- 内置双 RC 振荡，并根据数据线上信号进行时钟同步，在接受完本单元的数据后能自动将后续数据进行整形转发
- 内置上电复位电路
- 归零码通讯协议级联接口，能通过一根信号线完成数据的接收与解码
- 当刷新速率 30 帧/秒时，低速模式级联数不小于 512 点，高速模式不小于 1024 点
- 数据发送可选 400 Kbps 与 800 Kbps 两种模式
- 上电默认 50%白光
- 封装：DIP8、SOP8

应用

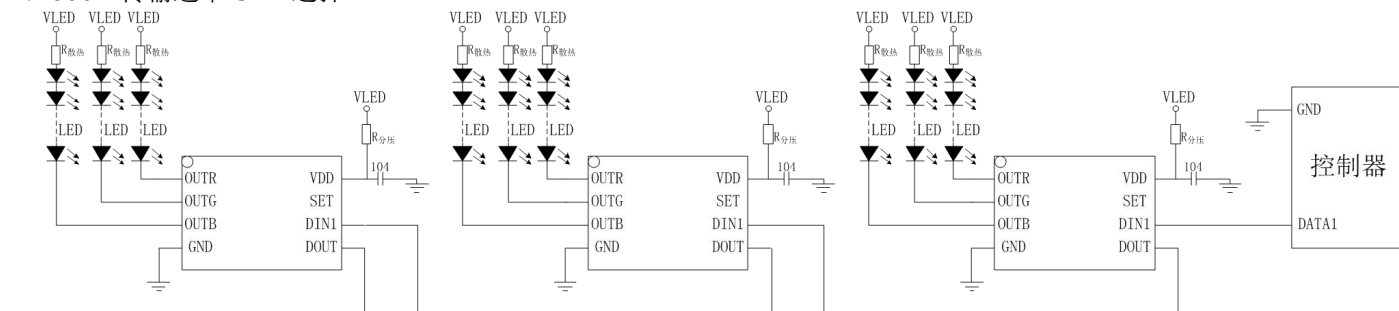
- 点光源
- 护栏管
- 软灯条
- 户内外大屏等

典型应用电路

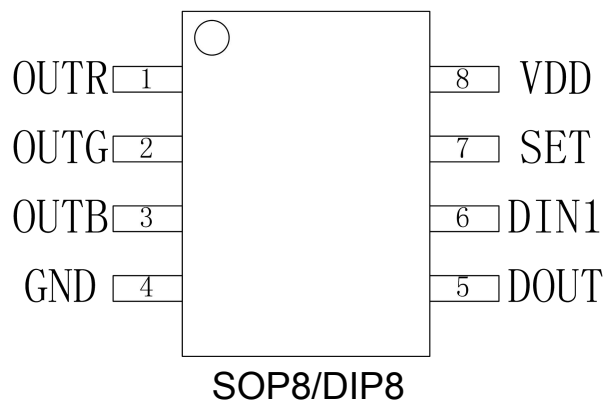
1: 400K 传输速率 SET 选择



2: 800K 传输速率 SET 选择



SOP8/DIP8 封装管脚 (400K/800K 的传输速率 SET 选择)



SOP8/DIP8 封装管脚描述

管脚编号	管脚符号	管脚名称	描述
1	OUTR	R-LED 输出	Red (红) PWM 控制输出
2	OUTG	G-LED 输出	Green (绿) PWM 控制输出
3	OUTB	B-LED 输出	Blue (蓝) PWM 控制输出
4	GND	地	芯片地
5	DOUT	数据输出	归零码数据级联输出
6	DIN1	数据输入	归零码数据输入
7	SET	模式设置	悬空(内置下拉电阻); 800K 高速模式; 接 VDD: 400K 低速模式
8	VDD	电源	芯片电源

极限参数

参数	符号	额定值	单位
逻辑电源电压	V _{DD}	+4.5~+5.5	V
逻辑输入电压	V _{IN}	-0.5~V _{DD} +0.5	V
输出端口耐压	V _{OUT}	>26	V
工作温度	T _{opt}	-40~+85	°C
储存温度	T _{stg}	-50~+150	°C
抗静电 ESD(HBM)	ESD	8000	V
额定输出功率	P _d	300	mW

推荐工作范围(无特殊说明, TA=-40~+85°C, GND=0V)

参数	符号	最小	典型	最大	单位	测试条件
逻辑电源电压	V _{DD}	-	5	-	V	
高电平输入电压	V _{IH}	0.7 V _{DD}	-	V _{DD}	V	
低电平输入电压	V _{IL}	0	-	0.3V _{DD}	V	
输出端口耐压	V _{OUT}	26			V	

电气参数

(无特殊说明, Ta=25°C)

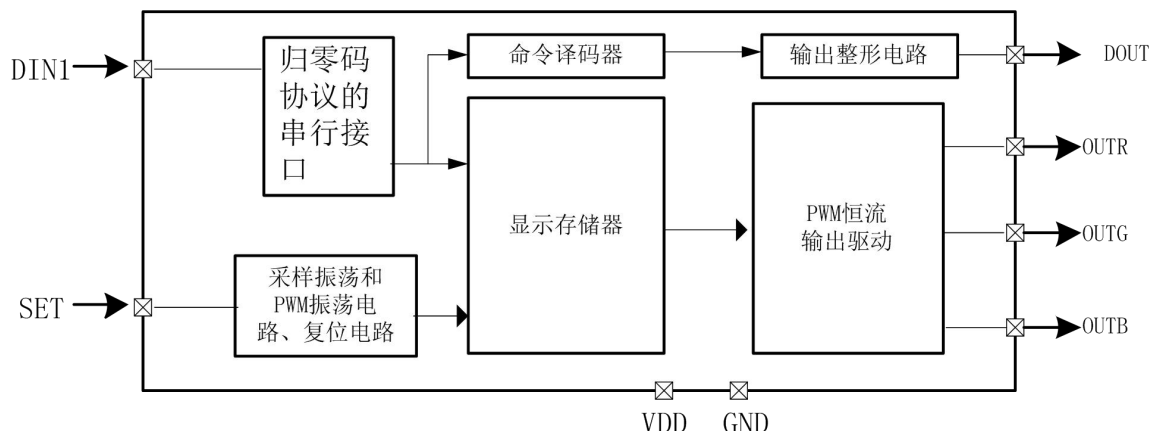
符号	参数	测试条件	最小值	典型值	最大值	单位
V _{IH}	高电平输入电压	-	0.7 V _{DD}	-	V _{DD}	V
V _{IL}	低电平输入电压	-	0	-	0.3V _{DD}	V
I _{OUT_RGB}	R/G/B 端口驱动电流	V _{DS_RGB} =1.5V	-	19	-	mA
I _{DOUT_H}	DOUT 端口高电平驱动电流	DOUT 端口接地	-	50	-	mA
I _{DOUT_L}	DOUT 端口低电平驱动电流	DOUT 端口接 V _{DD}	-	50	-	mA
f _{PWM}	PWM 扫描频率	上电 R/G/B 输出 50% 占空比	-	1	-	KHz
I _{DD}	静态电流	芯片上电, 不接 LED	-	2	-	mA
R _{DIN}	DIN 端口下拉电阻	DIN 对 GND 测试	-	10	-	KΩ
P _D	消耗功率	Ta=25°C	-	-	200	mW

开关特性

(无特殊说明, Ta=25°C)

符号	参数	测试条件	最小值	典型值	最大值	单位
F _{osc1}	归零码高速模式时振荡频率	-	-	800	-	KHz
F _{osc2}	归零码低速模式时振荡频率	-	-	400	-	KHz
T _{DIN-DOUT}	DIN→DOUT 传输延时	DIN → DOUT 的上升沿延时	-	70	-	ns
F _{tran}	归零码数据传输速率	-	400		800	Kbps

内部框图



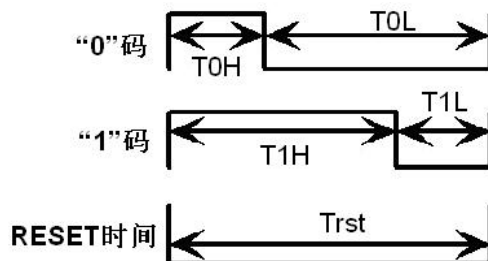
功能描述

芯片采用单线归零码协议通讯传输。芯片在上电复位以后，接收 DIN1 端传输的数据，接受 24 bit 后，DOUT 端口开始转发数据，提供下一个芯片的输入数据。在转发之前，DOUT 端口一直拉低。此时芯片将不接收新的数据，芯片 OUTR、OUTG、OUTB 三个 PWM 输出口根据接收到的 24 bit 数据，发出相应的不同占空比的信号，该信号周期在 1 ms 左右。

如果 DIN1 端输入信号为 RESET 信号，芯片将接收到的数据送显示，芯片将在该信号结束后重新接收新的数据，在接收完本芯片的 24 bit 数据后，通过 DOUT 端口转发数据。

芯片在没有接受到 RESET 码前，OUTR、OUTG、OUTB 管脚输出保持不变，当接收到 RESET 码后，芯片将刚才接收到的 24 bit 数据输出到 OUTR、OUTG、OUTB 引脚上。

- 时序码型如下所示，“0”码是数据 0，“1”码是数据 1，判断标准如表 1。



归零码的时序码型

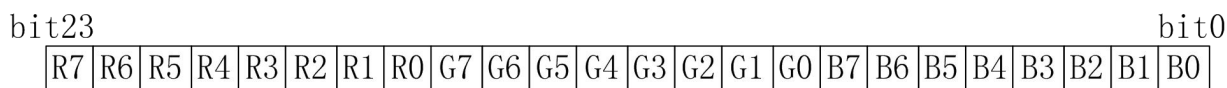
高速模式(800K)时的归零码“0”或“1”码及 RESET 时间判断

符号	说明	最小值	典型值	最大值	容许偏差	单位
T0H	数据 0 的高电平时间		0.3		±0.1	us
T0L	数据 0 的低电平时间		0.9		±0.1	us
T1H	数据 1 的高电平时间		0.9		±0.1	us
T1L	数据 1 的低电平时间		0.3		±0.1	us
Trst	RESET 信号低电平时间	64	80	-		us

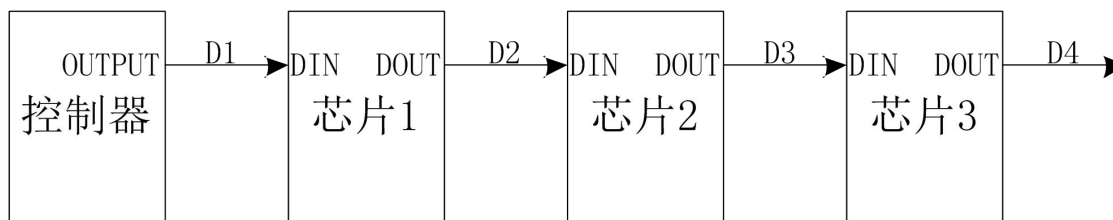
低速模式(400K)时的归零码“0”或“1”码及 RESET 时间判断

符号	说明	最小值	典型值	最大值	容许偏差	单位
T0H	数据 0 的高电平时间		0.6		±0.1	us
T0L	数据 0 的低电平时间		1.8		±0.1	us
T1H	数据 1 的高电平时间		1.8		±0.1	us
T1L	数据 1 的低电平时间		0.6		±0.1	us
Trst	RESET 信号低电平时间	64	80	-		us

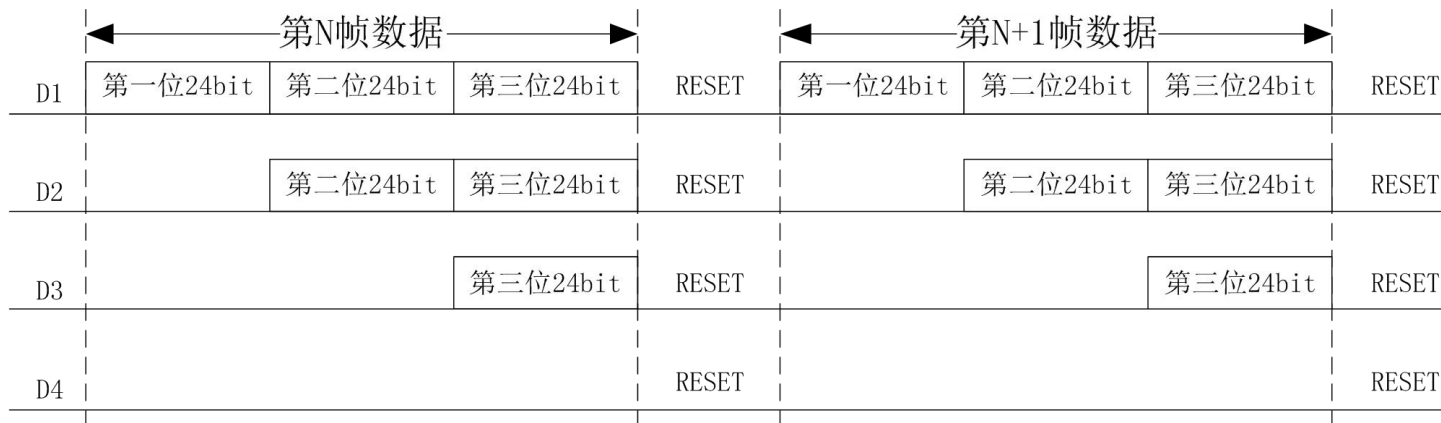
- 24bit 数据结构(高位先发, 按照 RGB 的顺序发送数据)



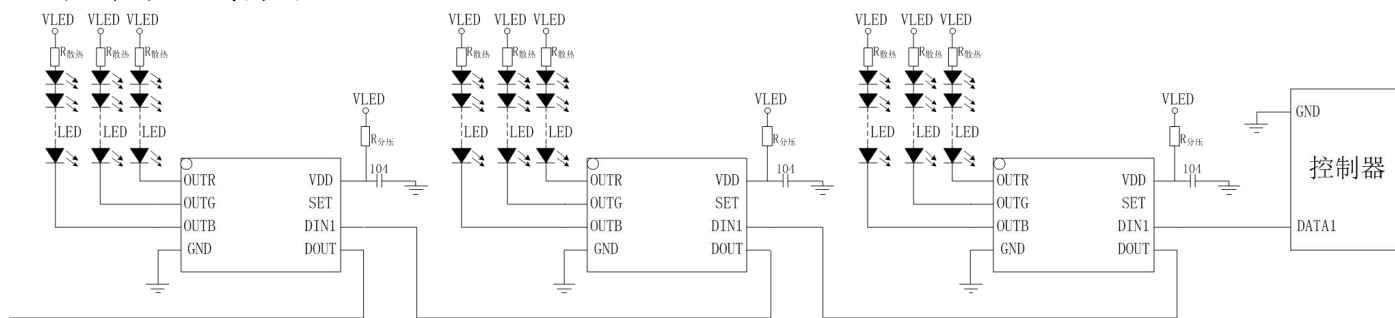
- 数据传输和转发



注: D1 为控制器发送的归零码数据, D2、D3、D4 为级联芯片转发的归零码数据。



应用电路图



系统电源 VLED 到芯片 VDD 的串联分压电阻 $R_{分压}$ ，5V 系统电源 $R_{分压}$ 约 51 欧姆，12V 系统电源 $R_{分压}$ 约 2K 欧姆，24V 系统电源 $R_{分压}$ 约 3.9K 欧姆。(原理是限制芯片的无效发热电流，约为 5mA)。

系统电源 VLED 到显示 LED 的串联分压散热电阻 $R_{散热}$ ，根据以下公式计算得到（可以取常用电阻阻值）：

$$\text{公式： } (VLED - V_{OUTn} - n \cdot V_{RGB}) / R_{散热} = I \text{ (约为 15mA)}$$

注：1)：VLED 是系统电源。

2)： V_{OUTn} 是芯片输出端口恒流需求，要求 >0.7V，一般选择 1.5V。

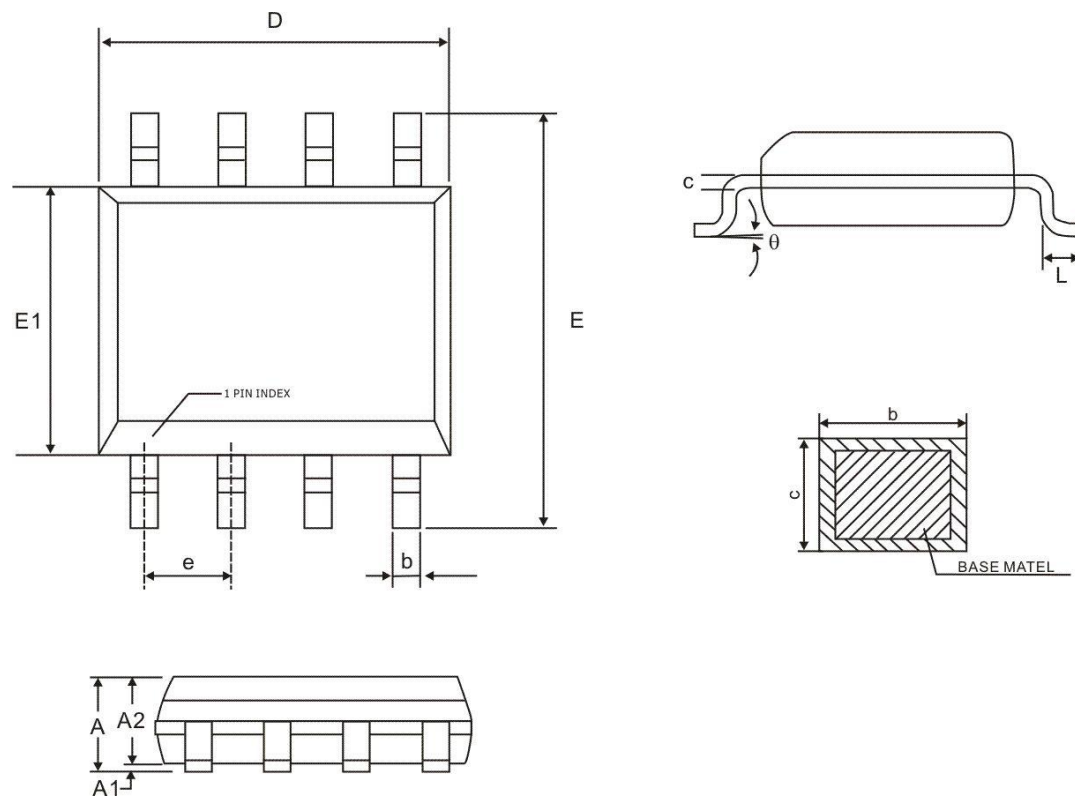
3)：n 是红灯/绿灯/蓝灯串联的颗数。

4)： V_{RGB} 是红灯或者绿灯或者蓝灯的压降，一般红灯为 2V，绿灯为 3V，蓝灯为 3.3V。

5)：有些同类芯片在系统电源 5V 时 $R_{散热}$ 省略，本芯片也可以；只是此时多余功率降在芯片上，芯片发热较严重。

$R_{散热}$	5V 系统电源（串联 1 个 LED）	12V 系统电源（串联 3 个 LED）	24V 系统电源（串联 6 个 LED）
$R_{散热}$ （红灯）	100 欧姆	300 欧姆	680 欧姆（约 700 欧姆）
$R_{散热}$ （绿灯）	33 欧姆	100 欧姆	300 欧姆
$R_{散热}$ （蓝灯）	10 欧姆	39 欧姆	180 欧姆
$R_{分压}$	51 欧姆	2K 欧姆	3.9K 欧姆

封装外形尺寸

SOP8

符号	毫米		
	最小值	标准值	最大值
A	1.35	1.60	1.77
A1	0.08	0.15	0.28
A2	1.20	1.40	1.65
b	0.33	-	0.51
c	0.17	-	0.26
D	4.70	4.90	5.10
E	5.80	6.00	6.20
E1	3.70	3.90	4.10
e	1.27BSC.		
L	0.38	0.60	1.27
θ	0°	-	8°

注明：本公司对本文档有修改的权利,本公司对本文档的修改恕不另行通知。